|  |  |
| --- | --- |
| ADDER | ADD |
|  | SUBTRACT |
|  | INCREMENT |
|  | DECREMENT |
|  |  |
| LOGIC | NOT |
|  | OR |
|  | AND |
|  | XOR |
|  | parallel NOT |
|  | parallel OR |
|  | parallel AND |
|  | parallel XOR |
|  |  |
| COMPARE | COMPARE |
|  |  |
| A/B REGISTER | LOAD A |
|  | LOAD B |
|  | CLEAR A |
|  | CLEAR B |
|  |  |
| FLAG REGISTER | LOAD FLAGS |
|  | CLEAR ADDITION FLAGS |
|  | CLEAR COMPARISON FLAGS |
|  | CLEAR ALL FLAGS |
|  |  |
| SHIFT REGISTER | LOAD SHIFT REG |
|  | CLEAR SHIFT REG |
|  | SHIFT RIGHT |
|  | SHIFT LEFT |
|  |  |
| OTHER | NOP |
|  | JUMP |
|  | JUMP IF – Wenn der letzte Wert am Datenbus  eine logische 1 war |
|  |  |

Ziele:

* Rechner mit EEPROM programmierbar, Ausgabe über LED
* Bildschirmausgabe
* Einlesen von Programmen über Speichermedium (Diskette, Kassette, …)

Zu erledigen:

* Rechenoperationen im ALU zusammenfassen
* Interrupts ermöglichen
* Erhältliche Chips finden
* Schaltplan zeichnen
* Leiterplattendesign erstellen
* Schnittstellen für zwischen Leiterplatten finden
* Gehäuse suchen/entwerfen
* Programmiergerät entwerfen
* Testprogramm schreiben
* Simple Grafikkarte entwickeln
* Dekodierung des Speichermediums
* Vorzeigeprogramme entwickeln

Aufgabengebiete:

* Simon: Hardware, Software
* Florian: Simulation, Software